EVALUATION OF COMPOUND SEMICONDUCTOR EPITAXIAL FILM

Publication number: JP2239642

Publication date: 1990-09-21

Inventor: UDOU SUKEMUNE; WASHITSUKA SHOICHI

Applicant: TOKYO SHIBAURA ELECTRIC CO

Classification:

- International: G01N21/49; H01L21/208; H01L21/66; H01L21/66;

G01N21/47; H01L21/02; H01L21/66; H01L21/66; (IPC1-

7): G01N21/49; H01L21/208; H01L21/66

- European:

Application number: JP19890060546 19890313

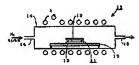
Priority number(s): JP19890060546 19890313

Report a data error here

Abstract of JP2239642

PURPOSE:To enable high quality compound semiconductor epitaxial wafer by decorating a crystal defect of an epitaxial film with impurity and by thereafter measuring a defects distribution of the epitaxial film through light scattering method, CONSTITUTION;An impurity 19 of reverse conductivity type is diffused to a compound semiconductor epitaxial film 11a of one conductivity type formed on a compound semiconductor substrate 11 to decorate a crystal defect of the epitaxial film 11a with the impunity 19. If a light beam whose wavelength is longer than that of a light absorbing end of the epitaxial film 11a is injected to the epitaxial film 11a, light scattering is developed in the Inside thereof, thereby enabling measurement of a defects distribution. According to this appreciation method, it is possible to easily observe propagating conditions from a substrate wafer to the epitaxial film 11a, and to get a solution to a correlation of crystal defects of the substrate 11 and the epitaxial film 11a readily. Thereby, growth conditions of an epitaxial film can be improved and a high quality compound semiconductor epitaxial wafer is realized.





⑩ 日本国特許庁(JP)

① 特許出願公開

@ 公 聞 特 許 公 報 (A)

平2-239642

®int.Cl.* 識別配号 庁内整理番号 ●公開 平成 2年(1990) 9月21日 H 01 L 21/68 N 7376-5F G 01 N 21/49 Z 7458-2G H 01 L 21/208 Z 7630-5F 審査請求 有 請求項の数 1 (全 7 頁)

の発明の名称 化合物半導体エピタキシヤル膜の評価方法

②特 顧 平1-60546

20出 頁 平1(1989)3月13日

②発明 者 有 働 祐 宗 神奈川県川崎市幸区堀川町72 株式会社東芝堀川工場内 ②発明 者 鷺塚 章 一 神奈川県川崎市幸区堀川町72 株式会社東芝堀川工場内 ②出版 題 人 株 式 会 社 東 芝 神奈川県川崎市幸区堀川町72番地

⑦出 願 人 株 式 会 社 東 芝 の代 環 人 弁理士 諸田 英二

明組書

1、発明の名称

化合物半導体エピタキシャル膜の評価方法 2. 特許請求の範囲

1 化合物半導体基板上に形成された一導電型 化合物半導体エピタキシャル膜に、反対導電型不 結準を拡散して、許可エピタキシャル要の結晶 乱 協には記記には、許可エレートさせた後、光散 乱 法 により 許配エピタキシャル 関の欠陥分布を 初 戻す を特徴とする化合物半導体エピタキシャル 取の時間 が か

3. 発明の詳細な説明

[発明の目的]

(産器トの利用分野)

本発明は、化合物半導体基板(ウェーハともいう)上に成長させた化合物半導体エピタキシャル服の大能分布等を評価する方法に関するもので、物に発光ダイオードの製造に用いられる化合物半導体エピタキシャルウェーハの結晶大能分布の認度に適用されるものである。

(従来の技術)

化合物半導体結晶内の欠陥分布の刻定は、通常 選択エッチング性のある即ちエッチング達度が正 常部分と欠陽部分とで異なる適当なエッチング液 で、試料値をエッチングすることにより、欠陥部 にピットが発生することを利用するもので、この ピットの分布或いい数を光学調験機で測定するこ とにより存なっていて(以下この方法をエッチン グ法と時配する)。

しかしながらこの方法は、結晶により或いはその置方位により、エッチング液の選択エッキング性が異なるため、適切なエッナング液の選切エッテンク液を用いないとピットが発生しないことがあり、又渡切なエッナング液は酸。アルカリ、重金属等の有等物質を含む場合が多い。 例えば、GaP結晶の(111) 割を観察する場合には、HF. H. O. 及びAのNの、を含するエッチング液、成り形はのKOHを加熱した溶剤状のHのエッナング液をのKOHを加熱した溶剤状のHのエッナング液を

船の評価ができない理由について種々調べた結果、 本発明に至ったものである。

なお前記光数乱法は、例えば服外顕微鏡(ultra -picroscope)等により、顕微鏡の光軸に対し傾斜 した光線束(光ビーム)によって半導体結晶を照 對し、チンダル現象によって暗視野中に輝く散乱 体として、結晶内の欠陥を観察する方法である。 備まば無7団(b)に示すように、LEC法に より育成されたGaP基板ではレーザビーム照針 により光散乱が生じる。 これは、基板の脊破器 程で、結晶欠陥に不能物がデコレート(decorate)される、即ち結晶欠陥に不純物が集まった状態 となり、結晶欠陥に光敗乱体が形成されるものと 推定された。 他方、周図 (c) に示すようにし PB法により形成されたエピタキシャル膜では、 光散乱体を形成するのに有効な不純物が、結晶欠 路にデコレートされていないためと考えられた。 試行を繰り返した結果、エピタキシャル膜に、 この膜の導電型と反対の導電型の不純物を拡散し、 この不純物を結晶欠陥にデコレートさせた後、エ

ビタキシャル酸の光吸収端波長より長い波長の先 ビームをエピタキシャル酸に入射すると、内部に 光散気を発生し、これにより欠陥分布の測定が可 縮となった。

(実施例)

以下に、本発明の一実施例について詳細に述べ

まず第1回に示すように、縁色発光ダイオード(以下しEDと略記)作成に用いるN型GaPエピクキシャルウェーハ11を用意する。 このエピクキシャルウェーハ11の高板11は、しBC法で育成され、表面の面が位(111)入この話板上にしPE法により、Te又はSをドープしたN型GaPエピタキシャル間11aが形成されている。このエピクキシャル限11aの主面上に、このエピクキシャル限11aの主面上に、このエピクキシャル限とは反対の課電型例えばP型不純物となるCu19を再増する。

次に第2回に示すように、ウェーハ11の上下

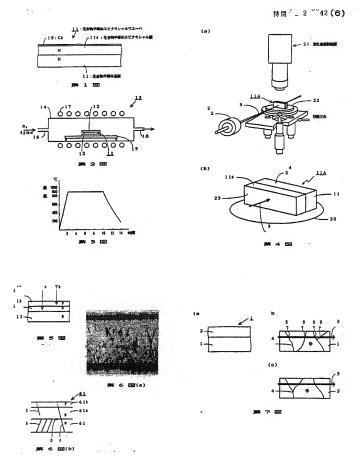
→トする不能物とし応使用することが可能である。

行選択的なデコレーションが可能となり、熱分解 やすいエピタキシャル膜や、多層構造のエピタ でシャル膜等、熱拡散だけではデコレーションを - なうことが困難な材料に対しても本発明は適用 き、得られる効果は大である。

又従来技術では、エピタキシャル膜の欠陥測定 →光散乱法が適用できず、エッチング→研磨→エ チング→研磨を繰り返し、エピタキシャル膜を しずつ除去しながらエッチピットを観察しなけ ば、欠陥のつながりを職寮することができなか しかし本発明の方法により、エピタキシ マル膜の結晶欠陥にも光散乱を生じさせることが きるようになった。 従ってレーザ光の入射位 を変えることで、任意の断面の欠陥分布が観察 の できるので、エピタキシャル膜から基板への欠陥 つながり等の観察に適用できる。

ピ第6図(a)は、本発明の方法により基板とエ ャル膜との欠陥のつながりを求めたLP 符号A、B、C、Dで示す欠陥は、同図

本 a b L を im c M T a x b A



手続補正書(方式)

平成元年7月20日

特許庁長官 吉田 文線 段

型 事件の表示 平成1年特許副第60546号

3 発明の名称 化合物半導体エピタキシャル膜の評価方法

補正をする者

事件との関係 特許出願人

神奈川県川崎市幸区堀川町72番地

(307) 株式会社 東芝 代表者 青井 新一

4 代理人

東京郡品川区南品川5丁目11番50-204号 (南品川ロイアルハイツ)

(8408) 井理士 韓 田 英 二 (

7. 補正命令の日付 平成1年6月12日 (発送日 平成1年7月7日)

6. 補正の対象 明細書の「図面の簡単な説明の概」

